

Nº PROCEDIMIENTO	PUI/2014-013	Nº PLAZAS CONVOCADAS	1
------------------	--------------	----------------------	---

CATEGORÍA	N3-Investigador Iniciado	F. CONVOCATORIA	14-01-2014
DEPARTAMENTO	Ingeniería Electrónica y Comunicaciones		
CENTRO	Facultad de Ciencias		

ANEXO I

La Comisión de selección que resuelve el concurso reseñado, en la sesión constitutiva celebrada en Zaragoza el 24-01-2014, establece los siguientes criterios para resolver el concurso objeto de esta plaza, que servirán de método de cuantificación para los miembros de esta comisión.

CRITERIOS PARA RESOLVER EL CONCURSO:

Apartado 1 – Hasta 60 puntos

Experiencia investigadora en sistemas de equalización de señales en tecnologías CMOS para aplicaciones de comunicaciones serie de alta velocidad

Apartado 2 – Hasta 25 puntos

Experiencia en entorno CADENCE para el diseño y simulación de circuitos integrados analógicos y mixtos de alta frecuencia.

Apartado 3 – hasta 15 puntos

- Expediente académico
- Becas oficiales
- Estancias de investigación
- Nivel de inglés

Lo que se hace público para general conocimiento, de conformidad con lo dispuesto en la base 4.4 de la convocatoria.

En Zaragoza, a 24 de enero de 2014

El Presidente / o el Secretario



Fdo.: Santiago Celma Pueyo



(CSV) twp0WZs6xENhIGbq6SCXyA\$\$

Copia electrónica auténtica de documento papel. Para verificar la validez de la firma acceda a <http://sede.unizar.es/validacion>

ID. DOCUMENTO: (CSV) twp0WZs6xENhIGbq6SCXyA\$\$		ID. TIPO: 1	PÁGINA 1 / 1
FIRMADO POR	CARGO FIRMANTE	FECHA FIRMA	ID. FIRMA
Universidad de Zaragoza	Sello de Organo	28/01/2014	2490394

