CATEGORÍA	N1	F. CONVOCATORIA	05/04/2016	
DEPARTAMENTO	Informática e Ingeniería de Sistemas	Informática e Ingeniería de Sistemas		
CENTRO	Escuela de Ingeniería y Arquitectura			

ANEXO I

La Comisión de selección que resuelve el concurso reseñado, en la sesión constitutiva celebrada el el 10 de mayo en Zaragoza, establece los siguientes criterios para resolver el concurso objeto de esta plaza, que servirán de método de cuantificación para los miembros de esta comisión.

CRITERIOS PARA RESOLVER EL CONCURSO:

Apartado 1 - Titulación: hasta 30 puntos

- Ingeniería Informática 10 puntos
- Grado en Ingeniería informática 5 puntos
- Máster en Ingeniería informática 5 puntos
- Asignaturas relacionadas con la arquitectura y organización de computadores 5 puntos
- Doctorado relacionado con el área de Arquitectura y Tecnología de Computadores 10

Apartado 2 - Experiencia: hasta 70 puntos

Experiencia demostrable en:

- Diseño de protocolos de creación de circuitos reactivos en redes on chip
- Diseño detallado de interfaces electro-ópticas para implementar comunicaciones on chip ópticas
- Simulación de utilización de redes on-chip ópticas en sistemas CMP reales
- Manejo de las siguientes herramientas: GEMS, SIMICS, Garnet, System C

Se asignarán 15 puntos por cada año de experiencia

Lo que se hace público para general conocimiento, de conformidad con lo dispuesto en la base 4.4 de la convocatoria.

En Zaragoza, a 10 de mayo de 2016

Fdo.: Víctor Viñals Yúfera

ID. DOCUMENTO: (CSV) kYgBbAiq.w	ID. TIPO: 1	PÁGINA 1 / 1	
FIRMADO POR	CARGO FIRMANTE	FECHA FIRMA	ID. FIRMA
Universidad de Zaragoza	Sello de Organo	11/05/2016	45817



Copia electrónica auténtica de documento papel.Para verificar la validez de la firma acceda a http://sede.unizar.es/validacion