



Nº PROCEDIMIENTO	PUI/2016-181	Nº PLAZAS CONVOCADAS	1
------------------	--------------	----------------------	---

CATEGORÍA	N3-Investigador Iniciado	F. CONVOCATORIA	17-10-2016
DEPARTAMENTO	Ingeniería Electrónica y Comunicaciones		
CENTRO	Facultad de Ciencias		

ANEXO I

La Comisión de selección que resuelve el concurso reseñado, en la sesión constitutiva celebrada en Zaragoza el 02-11-2016, establece los siguientes criterios para resolver el concurso objeto de esta plaza, que servirán de método de cuantificación para los miembros de esta comisión.

CRITERIOS PARA RESOLVER EL CONCURSO:

Apartado 1: hasta 50 puntos

Expediente académico del Máster en Física y Tecnologías Físicas

Apartado 2: hasta 35 puntos

Experiencia en el entorno de diseño full-custom Cadence

Apartado 3: hasta 15 puntos

Afinidad del TFM al perfil solicitado
 Publicaciones relacionadas con diseño CMOS analógico-digital
 Nivel de inglés

Lo que se hace público para general conocimiento, de conformidad con lo dispuesto en la base 4.4 de la convocatoria.

En Zaragoza, a 02 de noviembre de 2016

El Presidente

Fdo.: Santiago Celma Pueyo



(CSV) UoxkwyIRu3%amK2kNZWSFg\$\$

Copia electrónica auténtica de documento papel. Para verificar la validez de la firma acceda a <http://sede.unizar.es/validacion>

ID. DOCUMENTO: (CSV) UoxkwyIRu3%amK2kNZWSFg\$\$	ID. TIPO: 1	PÁGINA 1 / 1	
FIRMADO POR	CARGO FIRMANTE	FECHA FIRMA	ID. FIRMA
Universidad de Zaragoza	Sello de Organismo	03/11/2016	69938

